



HORÁRIOS PPGE 2013.2

	SEGUNDA	TERÇA	QUARTA	QUINTA	SEXTA
08:00 – 09:00				Instrumentação	
09:00 – 10:00			Gestão Energética e Sustentabilidade	Eletrônica	Sistemas Embarcados: FPGA
10:00 – 11:00		Instrumentação			
11:00 – 12:00		Eletrônica			
14:00 – 15:00		Sistemas de	Máquinas e	Sistemas de	
15:00 – 16:00	Eletrônica de Potência	Controle	Acionamentos Elétricos	Controle	Métodos Numéricos
16:00 – 17:00	Máquinas e Acionamentos		Eletrônica de		
17:00 – 18:00	Elétricos		Potência		

TAAE: Desenvolvimento de um controlador PID tolerante à falha baseado em sistemas imunológicos artificiais (2 créditos)

TAAE: Prototipação de uma placa de testes de FPGA com padrão JTEG (2 créditos)

TAAE: Desenvolvimento de um sistema de colheita de energia através de indução magnética (2 créditos)

TAAE: Desenvolvimento de Ambiente para otimização de sistemas de geração fotovoltaicos (4 créditos)